



Grenoble INP est membre de **réseaux internationaux** de formation et recherche en ingénierie et management. Il est reconnu dans les classements nationaux et internationaux.



**8 écoles + 40 laboratoires**  
**9 000 étudiants**  
**1 300** personnels enseignants-chercheurs, administratifs et techniques

**Grand établissement public d'enseignement supérieur, pôle de recherche reconnu, élément fondateur de l'écosystème grenoblois : Grenoble INP, institut d'ingénierie et de management de l'Université Grenoble Alpes, occupe une place de premier plan dans la communauté scientifique et industrielle.**

## Ingénieur-e en CAO microélectronique

Référence de l'offre	CONCOURS ITRF
BAP et Emploi-type Référents	BAP E – Administrateur-trice des systèmes d'information
Catégorie/corps	Cat A – Ingénieur-e d'études
Groupe fonction	<input checked="" type="checkbox"/> Usuelle <input type="checkbox"/> Responsabilités, expertise, sujétions élevées
Diplôme requis	BAC +5 en électronique
Encadrement	<input type="checkbox"/> Oui nombre de personnes <input checked="" type="checkbox"/> Non
Affectation	CIME Nanotech
Localisation	3 parvis Louis Néel - CS 50257 – 38016 Grenoble Cedex
Quotité de temps de travail	100%
Poste à pourvoir pour le	01/12/2021
Type de recrutement	<input checked="" type="checkbox"/> Titulaire <input checked="" type="checkbox"/> Contractuel (durée) <input type="checkbox"/> Apprentissage
Rémunération mensuelle brute (prime incluse)	Voir grilles de la fonction publique d'Etat
Date limite de candidature	29/04/2021 – 12H
Informations métier	laurent.fesquet@univ-grenoble-alpes.fr
Candidatures et informations RH	concours.itrf@grenoble-inp.fr

Le CIME Nanotech est une plateforme technologique au service de la formation, de la recherche et de la valorisation. Dans ce cadre, la mission du personnel technique du service Conception des circuits intégrés (CAO) du CIME Nanotech, dans lequel se situe cette demande de poste, est **mutualisée avec les écoles et les laboratoires de recherche**. En effet, près de 800 étudiants sont accueillis chaque année dans ce service et près de 200 chercheurs utilisent les moyens de conception gérés par le personnel du CIME. Ce service fonctionne tous **les jours de l'année sans interruption**. Ce poste nécessite des compétences techniques très spécifiques liées à la complexité des outils de CAO. Enfin, l'avènement des systèmes sur puce a ouvert le spectre à de nouveaux utilisateurs venant de disciplines connexes (microsystèmes, preuve formelle, ...) élargissant la palette d'outils offerts. L'ensemble des évolutions sur cette plateforme stratégique et des projets de recherche des laboratoires (ANR, Europe, FUI...) font de ce dispositif une structure unique indispensable à l'ensemble de la communauté grenobloise.

# Mission principale

L'ingénieur-e d'études est en charge de l'installation des outils CAO micro- et nanoélectronique les plus avancés, de la mise en place des « design kits » des fabricants de puces et de la maintenance de l'infrastructure nécessaire à leur déploiement. Il/Elle a également une mission de soutien et de support auprès des utilisateurs de CAO du fait de l'extrême complexité de ces logiciels. Ces outils sont mis à disposition des étudiants, de la communauté scientifique (chercheurs et enseignants-chercheurs) et aussi de PME dans le cadre d'activités de valorisation.

Outre ces activités centrales, l'ingénieur d'étude sera également amené à gérer les comptes et les accords de confidentialité des utilisateurs, à diffuser des mails d'information ainsi qu'un bulletin décrivant l'offre logicielle.

## Activités

- ✓ Gestion des outils de CAO microélectronique (analogiques, RF, numériques, MEMS) et installation des "design kits"
- ✓ Support aux utilisateurs CAO (étudiants, enseignants, chercheurs, partenaires industriels)
- ✓ Gestion des accords de confidentialité et des comptes
- ✓ Etude et analyse des nouveaux outils de CAO micro- et nanoélectroniques, lecture d'articles et veille technologique
- ✓ Participation aux journées scientifiques et diffusion d'un bulletin décrivant l'offre logicielle

## Compétences

- ✓ Compréhension avancée des techniques de la micro et nanoélectronique
- ✓ Flots de conception microélectroniques
- ✓ Conception des circuits intégrés numériques et analogiques
- ✓ Installation de plateformes logicielles de simulation et de conception
- ✓ Programmation, scripts pour la CAO
- ✓ Administration Linux et réseaux
  
- ✓ Disponibilité, savoir interagir avec autrui
- ✓ Communiquer en anglais

## Spécificités :

Aucune

## + Avantages sociaux

- Droit annuel à congés (45 jours ouvrés)
- Prise en charge partielle transports
- Restauration collective
- Chèques vacances & activités sociales et culturelles

## + Etablissement responsable

- Une politique RSE développée
- Des actions pour une mobilité durable
- Une politique handi-responsable
- Une démarche qualité de vie au travail